

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2005 年 12 月 29 日 (29.12.2005)

PCT

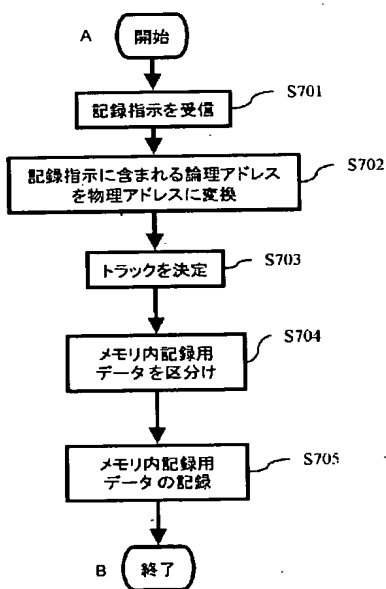
(10) 国際公開番号
WO 2005/124770 A1

- (51) 国際特許分類⁷: G11B 20/12, 20/10, 27/00 (71) 出願人(米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真 1 0 0 6 番地 Osaka (JP).
- (21) 国際出願番号: PCT/JP2005/010893 (72) 発明者; および (75) 発明者/出願人(米国についてのみ): 中村 正 (NAKA-MURA, Tadashi).
- (22) 国際出願日: 2005 年 6 月 14 日 (14.06.2005) (74) 代理人: 山本 秀策, 外(YAMAMOTO, Shusaku et al.); 〒5406015 大阪府大阪市中央区城見一丁目 2 番 2 7 号 クリスタルタワー 1 5 階 Osaka (JP).
- (25) 国際出願の言語: 日本語 (81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KP, KR, KZ, LC, LK, LR,
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願2004-177662 2004 年 6 月 15 日 (15.06.2004) JP
特願2004-177663 2004 年 6 月 15 日 (15.06.2004) JP
特願2004-177664 2004 年 6 月 15 日 (15.06.2004) JP
特願2004-177666 2004 年 6 月 15 日 (15.06.2004) JP
特願2004-189013 2004 年 6 月 25 日 (25.06.2004) JP
特願2004-255440 2004 年 9 月 2 日 (02.09.2004) JP

[続葉有]

(54) Title: DRIVE DEVICE

(54) 発明の名称: ドライブ装置



A... START
 S701... RECEIVING RECORDING INSTRUCTION
 S702... CONVERTING LOGICAL ADDRESS INCLUDED IN RECORDING INSTRUCTION INTO PHYSICAL ADDRESS
 S703... DECIDING TRACK
 S704... DIVIDING DATA TO BE RECORDED IN MEMORY
 S705... RECORDING DATA TO BE RECORDED IN MEMORY
 B... END

(57) Abstract: A drive device (310) includes a record reproducing part (314), a drive control part (311) and a memory circuit (312). The drive control part (311) performs a step (S701) of receiving a recording instruction which at least specifies data to be recorded, a step of storing the data to be stored in the memory circuit (312), a step (S704) of defining the data from a head position of the data stored in the memory circuit (312) to a position corresponding to a next writable area as a first data part, the step (S704) of defining the data from the position corresponding to the next writable area to an end position of the data stored in the memory circuit (312) as a second data part, and a step (S705) of controlling the record reproducing part (314) to record the second data part prior to recording the first data part.

(57) 要約: ドライブ装置 (310) は、記録再生部 (314) と、ドライブ制御部 (311) と、メモリ回路 (312) とを含む。ドライブ制御部 (311) は、記録すべきデータを少なくとも指定する記録指示を受け取ること (S701) と、記録すべきデータをメモリ回路 (312) に格納することと、メモリ回路 (312) に格納されているデータの先頭位置から次回記録可能位置に対応する位置までのデータを第1のデータ部分として定義すること (S704) と、次回記録可能位置に対応する位置からメモリ回路 (312) に格納されているデータの終端位置までのデータを第2のデータ部分として定義すること (S704) と、第1のデータ部分を記録するよりも前に第2のデータ部分を記録するように記録再生部 (314) を制御すること (S705) とを含む処理を実行する。